

chipscope的用法

主讲人：潘老师



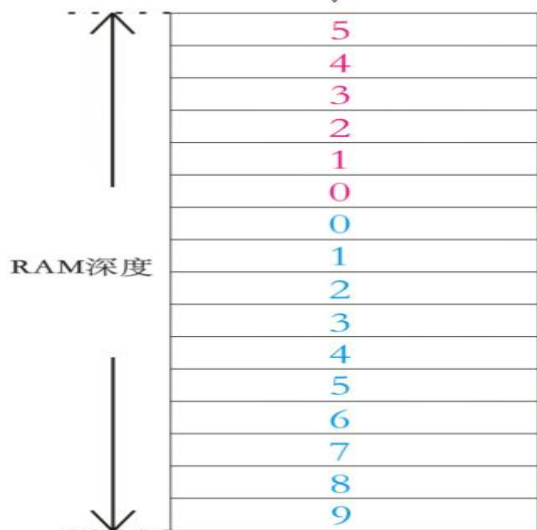
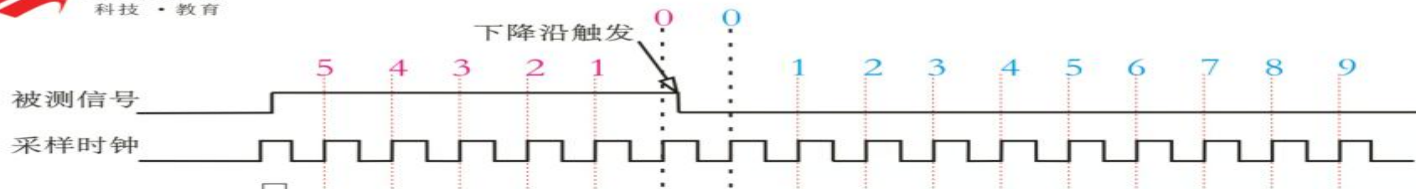


介绍

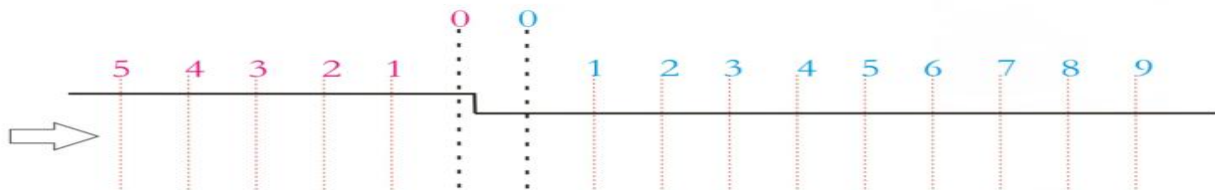
1. Chipscope是一个在线、片内信号分析的工具；
2. chipscope 为设计者大大减少验证过程中所花费的时间,并可以系统级的速度观察硬件和软件的交互作用；
3. 学习FPGA必须要掌握这个在线调试工具。



原理介绍



读取RAM,在窗口显示被测信号如下:





使用演示



调试演示

1. 演示例子：

- (1) 待测信号：rst_n； 触发条件： 上升沿； 采样深度： 1024个点。
- (2) 待测信号：rst_n； 触发条件： 下降沿； 采样深度： 1024个点。
- (3) 待测信号：rst_n； 触发条件： 下降沿； 采样深度： 2048个点。



课程总结

本视频讲述了chipscope的用法，要注意的地方有很多，请大家详细观看并记录本视频的要点，例如触发条件的选择，采样时钟的选取和采样深度的选择等。后续明德扬科教将会有更多关于chipscope的应用实例教程，让大家彻底掌握这款调试工具。

THANKS

