

chipscope 练习 1 说明

明德扬科技教育有限公司

官 网: www.mdyl-edu.com

淘 宝: mdyl-edu.taobao.com

QQ 群: 97925396

QQ 咨询: 158063679

一、 练习内容及要求

请下载本练习的工程。

本工程实现如下功能：dout_vld 是输出指示信号，当该信号有效时，dout 由 0 至 1023 递增，即一个由 0~1023 的计数器，计满就溢出。

本工程实现时有错误，请用 chipscope 捕捉该错误。

二、 信号列表

信号名	I/O	位宽	说明
clk	I	1	时钟，50M
rst_n	I	1	复位信号
dout_vld	O	1	输出有效指示信号
dout	O	8	输出计数器值。

三、 学习建议

- 1、 按照自己的理解，捕捉该错误并指出来。