



明德扬
科技·教育

点拨 · FPGA之 包文的概念

点透学习误区 拨出设计精髓

主 讲：潘文明



QQ群: 97925396

官 网: <http://www.mdy-edu.com>

淘 宝: <http://mdy-edu.taobao.com>

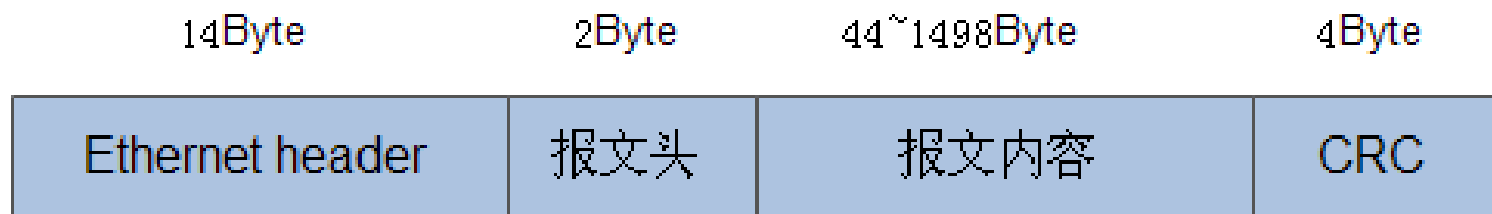
一、课程内容

1. 为什么要讲包文
2. 以太网包文简单格式
3. 接口表示

一、为什么要讲包文

1. FPGA最大的应用领域是通信
2. 以太网领域通常将数据封装成包文格式
3. 处理的基本单元
4. 后面的练习，将大量涉及到包文的处理

二、以太网包文简单格式



三、接口表示

三、接口表示

信号名	意义	一般约定
data	数据	
vld	为1时表示数据的有效；无效时数据无用	
sop	为1时表示这个是包文的第一个数据	vld=1时，sop才有效
eop	为1时表示这个是包文的最后一个数据	vld=1时，eop才有效
err	为1时表示这个包文有错误	vld=1且eop=1时，err才有效
mty	表示无效字节数。0全部有效。	vld=1且eop=1时，mty才有效，其他时候为0。 大头模式

四、课程总结

1. 请务必清楚sop、eop、vld、err、mty的信号意义，以及约定的规范。
2. 后续练习都采用类似的信号，只是前缀后缀的不同。
3. 如果还不太清楚，请反复观看本视频来学习。

明德扬科教



QQ群: 97925396

官 网: <http://www.mdy-edu.com>

淘 宝: <http://mdy-edu.taobao.com>



Thank You !

